БГУИР

Кафедра ЭВМ

Отчет по лабораторной работе №2

Тема: «Команды MMX/XMM»

Выполнил:

студент группы 750501 Сикорский Т.Н.

Проверил:

к.т.н., доцент Одинец Д.Н.

Минск

2019

**СОДЕРЖАНИЕ**

1. Постановка задач………………………………………………………………..3

2. Алгоритм решения задачи…………………………………………………...4-5

3. Листинг программы…………………………………………………………..6-8

4. Тестовые примеры……………………………………………………………...9

5. Заключение…………………………………………………………………….10

**ПОСТАНОВКА ЗАДАЧ**

Создать консольное приложение, которое выполняет операцию побитового И для каждой пары соответствующих элементов тремя способами:

1. на языке Си
2. на ассемблере, без использования команд MMX
3. с использованием команд MMX

После вычислений должны быть выведены время выполнения и результат для каждого случая.

Значения элементов матриц генерируются приложением (не вводятся с клавиатуры). Вычисления производятся несколько (1 млн) раз. Размер матриц (векторов) кратен количеству элементов в регистре ММХ.

**АЛГОРИТМ РЕШЕНИЯ ЗАДАЧИ**

1. Объявить три матрицы в виде массивов: *A[64], B[64], C[64]*
2. Инициализировать значения матриц *A* и *B*
3. С помощью цикла выполнить операцию побитового И для соответствующих элементов матриц *A* и *B* на языке C и занести результат в матрицу *C*
4. Вывести результат
5. Сделать ассемблерную вставку, внутри которой:
6. Сохранить все регистры в стек
7. Установить значение счетчика *ECX* равное 10.000.000
8. Сохранить значение счетчика в стек
9. Обнулить значение регистра *EDI*
10. Установить значение счетчика *ECX* равное 64
11. Загрузить в регистр *AX* значение *A[EDI]*
12. Выполнить логическое И значения в регистре *AX* и значения *B[EDI]*
13. Занести результат в *C[EDI]*
14. Увеличить значение *EDI* на 2, так как в регистр *AX* считывается два байта
15. Если значение счетчика *ECX* не равно 0, то уменьшить его на единицу и прейти к шагу 6, в противном случае продолжить
16. Выгрузить значение регистра *ECX* из стека
17. Если значение счетчика *ECX* не равно 0, то уменьшить его на единицу и прейти к шагу 3, в противном случае продолжить
18. Выгрузить значения всех регистров из стека
19. Вывести результат ассемблерных вычислений
20. Сделать ассемблерную вставку, внутри которой:
21. Сохранить все регистры в стек
22. Обнулить регистр MM0
23. Установить значение счетчика *ECX* равное 10.000.000
24. Сохранить значение счетчика в стек
25. Установить значение счетчика *ECX* равное 16
26. Обнулить значение регистра *EDI*
27. Загрузить в регистр *MM0* значения *A[EDI], A[EDI+2], A[EDI+4], A[EDI+6]*
28. Выполнить логическое И значений в регистре *MM0* и значений *B[EDI], B[EDI+2], B[EDI+4], B[EDI+6]*
29. Занести результат в *C[EDI], C[EDI+2], C[EDI+4], C[EDI+6]*
30. Увеличить значение *EDI* на 8, так как в регистр *MMO* считывается четыре значения по два байта
31. Если значение счетчика *ECX* не равно 0, то уменьшить его на единицу и прейти к шагу 7, в противном случае продолжить
32. Выгрузить значение регистра *ECX* из стека
33. Если значение счетчика *ECX* не равно 0, то уменьшить его на единицу и прейти к шагу 3, в противном случае продолжить
34. Выгрузить значения всех регистров из стека
35. Вывести результат ассемблерных вычислений

**ЛИСТИНГ ПРОГРАММЫ**

#include <stdio.h>

#include <stdlib.h>

#include <math.h>

#include <time.h>

#include <conio.h>

#include <windows.h>

short A[64], B[64], C[64];

void andC(void);

void andASM(void);

void andMMX(void);

void outMatrix(short \*C);

int main(int argc, char \*argv[]) {

for (int i = 0; i < 64; i++) {

A[i] = (rand()%60000+1)/2;

B[i] = (rand()%30000+1) \* 2;

}

andC();

andASM();

andMMX();

\_getch();

return 0;

}

void andC(void)

{

double t;

LARGE\_INTEGER timerFrequency, timerStart, timerStop;

QueryPerformanceFrequency(&timerFrequency);

QueryPerformanceCounter(&timerStart);

for (double k = 0; k < 10000000; k++) {

for (int i = 0; i < 64; i++) {

C[i] = A[i] & B[i];

}

}

QueryPerformanceCounter(&timerStop);

t = (double)(timerStop.QuadPart - timerStart.QuadPart) / (double)timerFrequency.QuadPart;

printf("\nTime C is %lf seconds.\n", t);

outMatrix(C);

return;

}

void andASM(void)

{

double t;

LARGE\_INTEGER timerFrequency, timerStart, timerStop;

QueryPerformanceFrequency(&timerFrequency);

QueryPerformanceCounter(&timerStart);

\_asm {

pusha

xor ECX,ECX

xor EAX, EAX

mov ECX, 10000000

loop0: push ECX

mov ECX, 64

xor EDI, EDI

loop1:

mov AX, A[EDI]

and AX, B[EDI]

mov C[EDI], AX

inc EDI

inc EDI

loop loop1

pop ECX

loop loop0

popa

}

QueryPerformanceCounter(&timerStop);

t = (double)(timerStop.QuadPart - timerStart.QuadPart) / (double)timerFrequency.QuadPart;

printf("\nTime .asm is %lf seconds.\n", t);

outMatrix(C);

return;

}

void andMMX(void)

{

double t;

LARGE\_INTEGER timerFrequency, timerStart, timerStop;

QueryPerformanceFrequency(&timerFrequency);

QueryPerformanceCounter(&timerStart);

\_asm {

pusha

xor ECX, ECX

pxor MM0, MM0

mov ECX, 10000000

loop0 :

push ECX

mov ECX, 16

xor EDI, EDI

loop1:

movq MM0, A[EDI]

pand MM0, B[EDI]

movq C[EDI], MM0

add EDI, 08h

loop loop1

pop ECX

loop loop0

popa

EMMS

}

QueryPerformanceCounter(&timerStop);

t = (double)(timerStop.QuadPart - timerStart.QuadPart) / (double)timerFrequency.QuadPart;

printf("\nTime .asm with MMX is %lf seconds.\n", t);

outMatrix(C);

return;

}

void outMatrix(short \*C)

{

for (int i = 0; i < 64; i++) {

if (i % 8 == 0) {

printf("\n");

}

printf("%5.1hd ", C[i]);

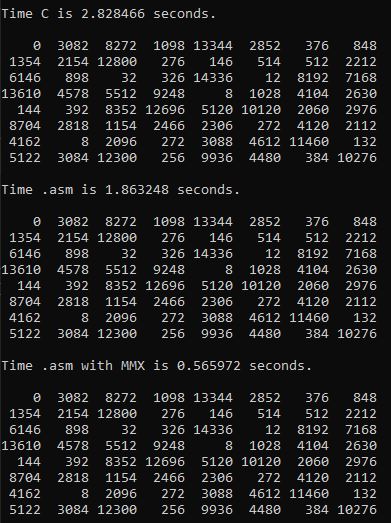
C[i] = 0;

}

printf("\n");

}

**ТЕСТОВЫЕ ПРИМЕРЫ**

****

**ЗАКЛЮЧЕНИЕ**

В ходе выполнения лабораторной работы были получены базовые навыки работы с расширение MMX.

Выяснил что расширение MMX основано на технологии SIMD (Single Instruction, Multiply Data), основная цель которой – добиться более

высокой производительности мультимедийных приложений и систем

обработки и передачи данных.

Основные направления применения SIMD технологий:

* Кодирование/декодирование и обработка сигналов
* Распознавание речи
* Обработка и захват видеосигналов
* 3D моделирование
* Промышленное проектирование (CAD)

Существует четыре типа данных с которыми работают команды MMX: упакованные байты (packed bytes) – один 64-битный операнд содержит 8 байт; упакованные слова (packed words) – один 64-битный операнд содержит 4 слова по 2 байта; упакованные двойные слова (packed double words) – один 64-битный операнд содержит 2 двойных слова по 4 байта; учетверенные слова (quad word) – один 64-битный операнд.

При завершении выполнения команд MMX необходимо использовать команду EMMS для перехода в арифметику с плавающей запятой.

Максимальное ускорение которого можно добиться – это ускорение в 8 раз из-за возможности обработки сразу 8 операндов.